



Contribution ID: 45

Type: NiMyRio-EmbeddedSystemsKit

PART III; Projekt 30; NiMyRio-EmbeddedSystemsKit; Rodzinna Politechnika 30. Szeregowa EEPROM (Serial EEPROM)

Cele nauczania:

po starannym wykonaniu zalecanych w tym rozdziale działań z pewnością potrafisz:

- 1) Opisać funkcje mikro układu 25LC040A i wyprowadzeń sygnałów urządzenia,
- 2) Zastosować informacje z instrukcji mikro układu 25LC040A ustawiania na odczyt i zapis danych do tablicy pamięci i rejestru stanu,
- 3) Wykorzystać VI LabView niskiego poziomu interfejsu SPI do komunikacji z 25LC040A.

Abstract

Wykonaj Projekt: Szeregowa EEPROM.

Szeregowa EEPROM Electrically Erasable Programmable Read-Only Memory, to nieulotna, elektrycznie szeregowo programowalna pamięć (przeznaczona) tylko do odczytu danych. Zapisu danych, (zapamiętywanych nawet wtedy, gdy brak jest zasilania układu) dokonujemy w procesie zwanym programowaniem i możemy go wielokrotnie powtarzać. Jednak nie jest to czynność wykorzystywana operacyjnie podczas pracy układu sterującego. Szeregowa EEPROM znajduje zastosowanie, jako tablica danych do kalibracji kluczy cyfrowych i urządzeń adaptacyjnych. Microchip 25LC040A to szeregowa EEPROM (Rysunek 30-1). Zapamiętuje 4 kb (kilobity) danych zorganizowanych w postaci tablicy 512 bajtów (8-bitowych słów) dostępnych za pośrednictwem magistrali SPI.

Primary author: Mr PERYT, Marek (Warsaw University of Technology)

Co-author: PERYT, Stanisław

Presenters: Mr PERYT, Marek (Warsaw University of Technology); PERYT, Stanisław

Session Classification: RIO-EmbeddedSystemsKit

Track Classification: WARSZTATY EmbeddedSystemsKit