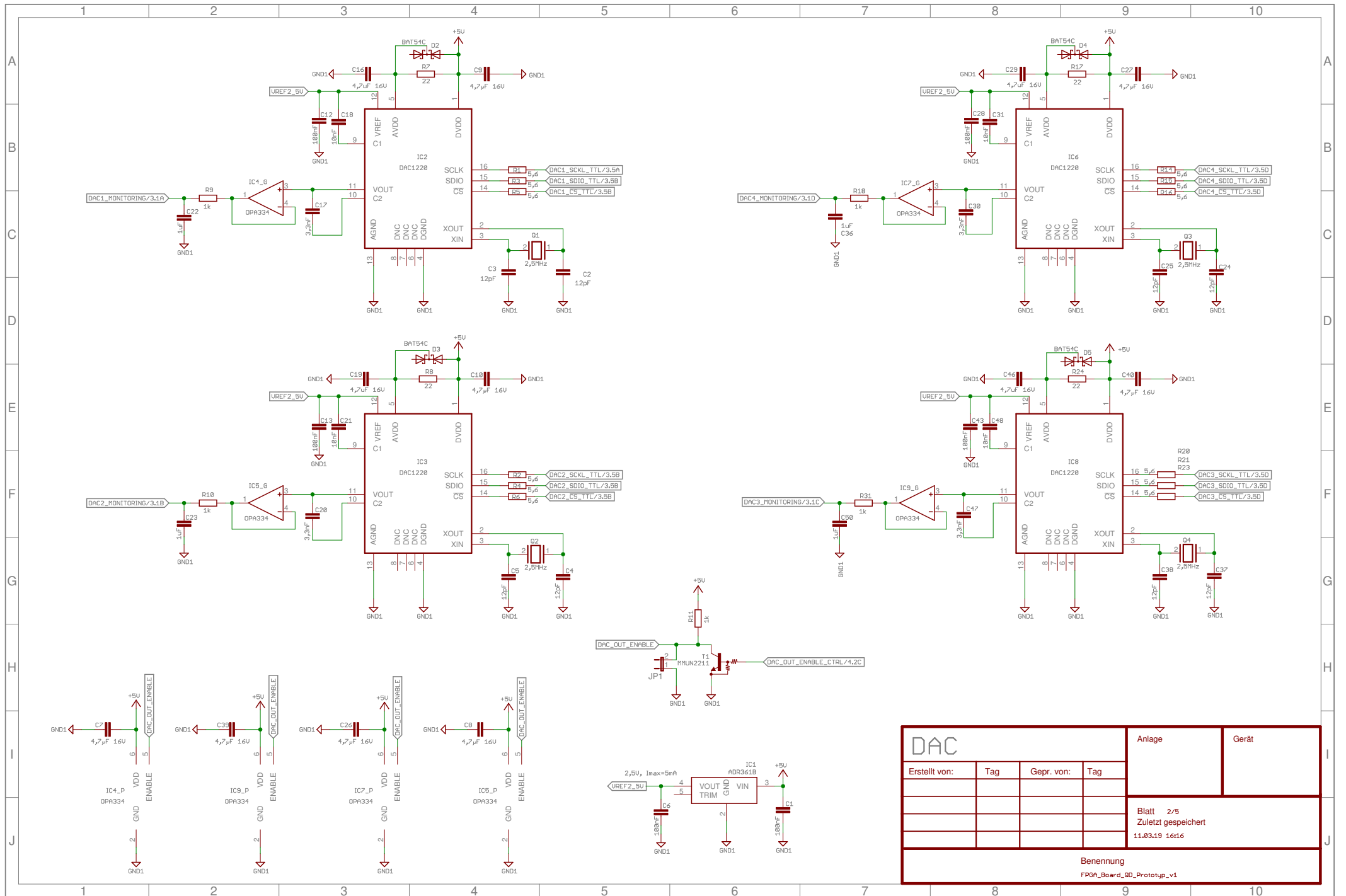
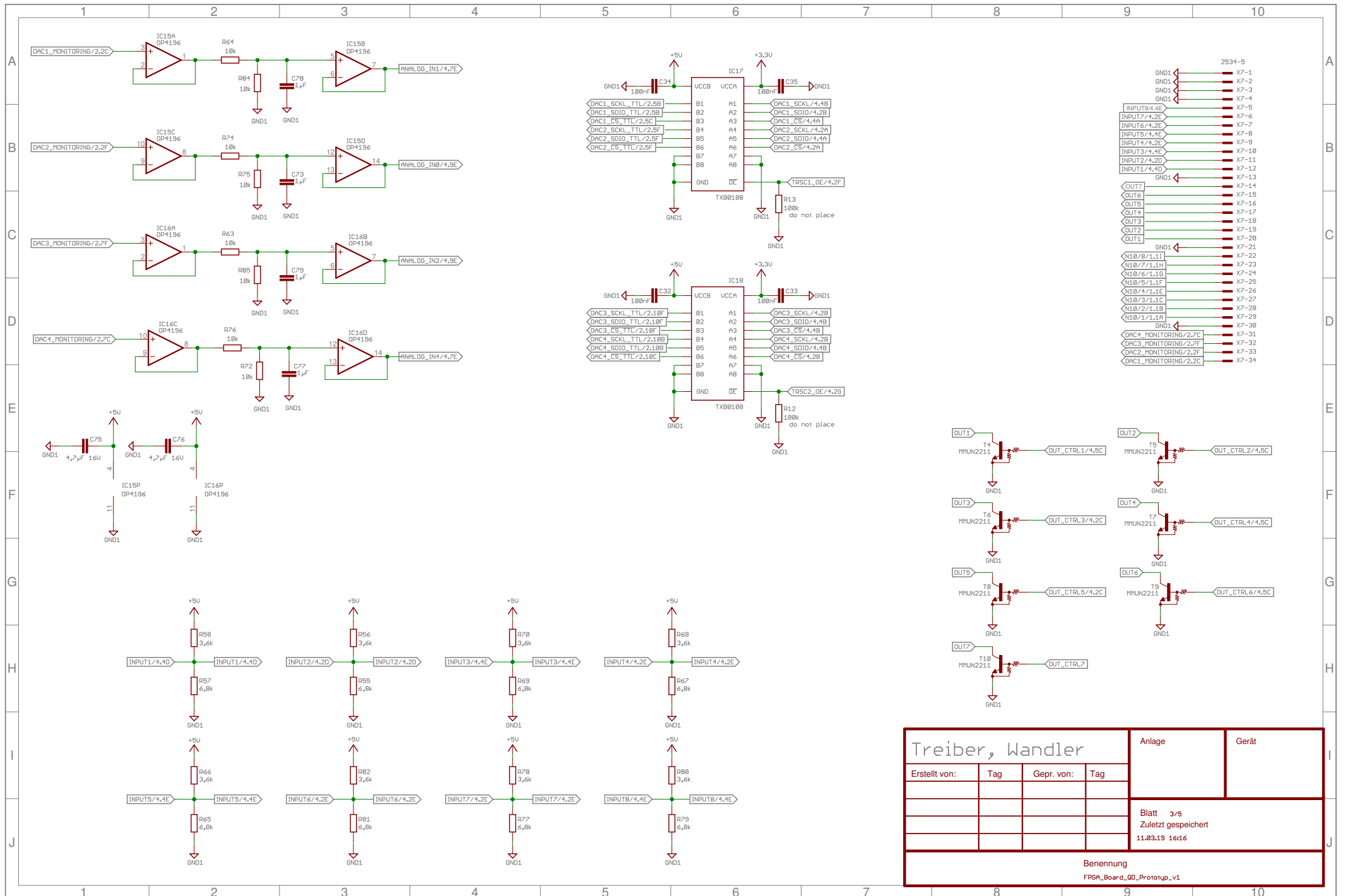


ADC				Anlage	Gerät
Erstellt von:	Tag	Gepr. von:	Tag		
				Blatt 1/5	
				Zuletzt gespeichert	
				11.03.19 16:16	
Benennung					
FPGA_Board_QD_Prototyp_v1					

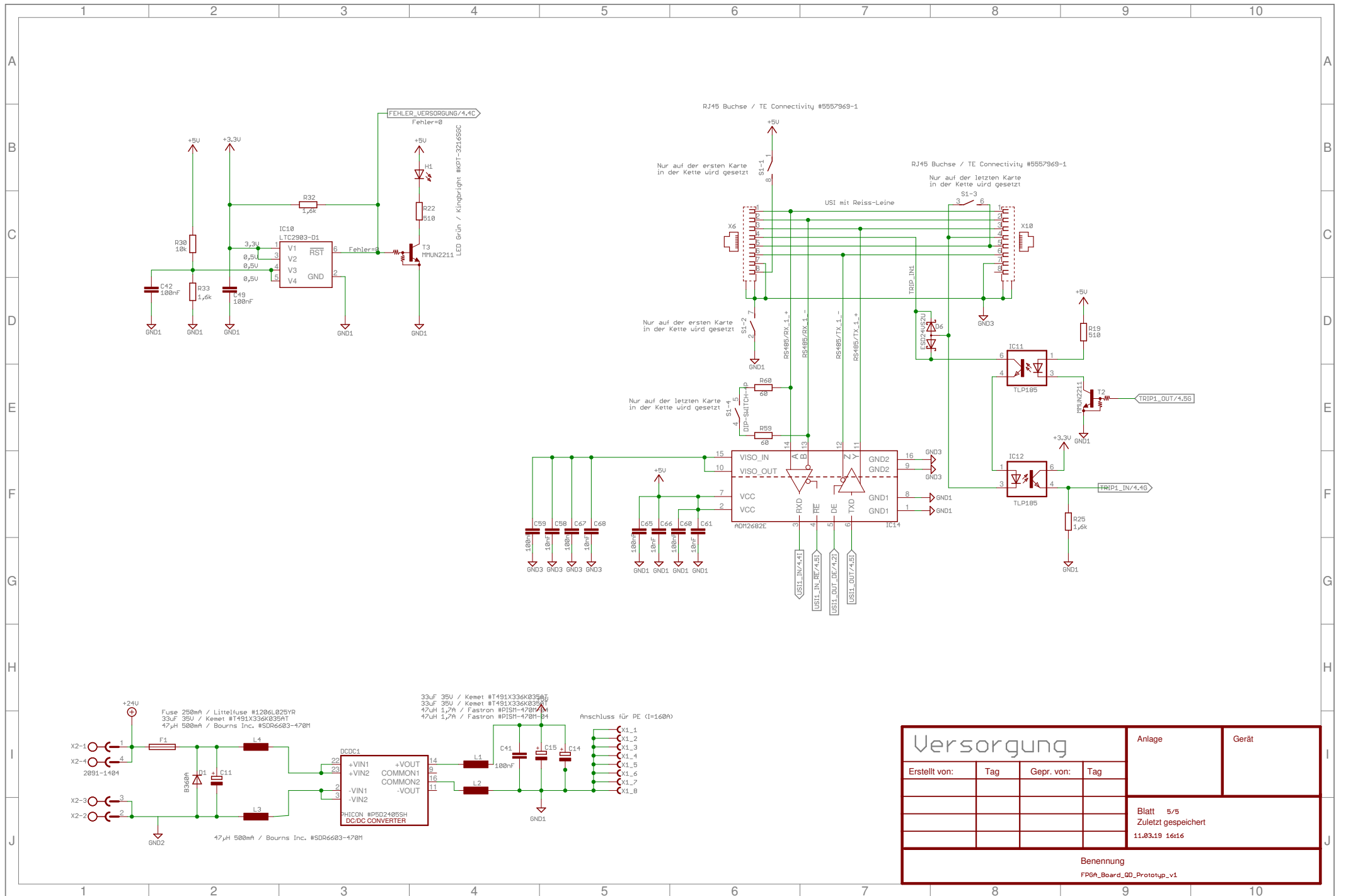




Treiber, Wandler				Anlage	Gerät
Erstellt von:	Tag	Gepr. von:	Tag		
				Blatt 3/5	
				Zuletzt gespeichert 11.03.19 16:16	
Benennung					
FPGA_Board_QD_Prototyp_v1					



FPGA Bord				Anlage	Gerät
Erstellt von:	Tag	Gepr. von:	Tag		
				Blatt 4/5	
				Zuletzt gespeichert	
				11.03.19 16:16	
Benennung					
FPGA_Board_00_Prototyp_v1					



Versorgung				Anlage	Gerät
Erstellt von:	Tag	Gepr. von:	Tag		
				Blatt 5/5	
				Zuletzt gespeichert	
				11.03.19 16:16	
Benennung					
FPGA_Board_00_Prototyp_v1					